

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant : Toshiyuki Shutoku et al.                      Art Unit : Unknown  
Serial No. :    Examiner : Unknown  
Filed : September 29, 2003  
Title : DATA RECORDING CONTROLLER

Commissioner for Patents  
P.O. Box 1450  
Alexandria, VA 22313-1450

TRANSMITTAL OF PRIORITY DOCUMENT UNDER 35 USC §119

Applicants hereby confirm their claim of priority under 35 USC §119 from the following application:

Japanese Application No. 2002-284767 filed September 30, 2002.

A certified copy of this application from which priority is claimed is submitted herewith.

Please apply any charges or credits to Deposit Account No. 06-1050.

Respectfully submitted,

Date: September 29, 2003

By Frank R. Occhiuti                      Reg. No. 40,024  
Reg. No. 35,306

Fish & Richardson P.C.  
225 Franklin Street  
Boston, MA 02110-2804  
Telephone: (617) 542-5070  
Facsimile: (617) 542-8906

20733216.doc

CERTIFICATE OF MAILING BY EXPRESS MAIL

Express Mail Label No. EV331654743US

Date of Deposit September 29, 2003

10449-073001

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2002年 9月30日

出 願 番 号

Application Number:

特願2002-284767

[ ST.10/C ]:

[ JP2002-284767 ]

出 願 人

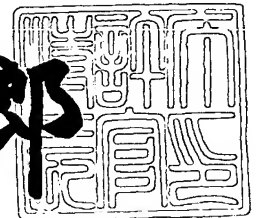
Applicant(s):

三洋電機株式会社

2003年 6月30日

特 許 庁 長 官  
Commissioner,  
Japan Patent Office

太田 信一郎



出証番号 出証特2003-3051401

【書類名】 特許願

【整理番号】 KIB1020052

【提出日】 平成14年 9月30日

【あて先】 特許庁長官 殿

【国際特許分類】 G11B 20/10 311  
G11B 7/00

【発明者】

【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会社  
社内

【氏名】 秀徳 俊行

【発明者】

【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会社  
社内

【氏名】 富澤 眞一郎

【特許出願人】

【識別番号】 000001889

【氏名又は名称】 三洋電機株式会社

【代表者】 桑野 幸徳

【代理人】

【識別番号】 100111383

【弁理士】

【氏名又は名称】 芝野 正雅

【連絡先】 電話03-3837-7751 知的財産センター 東京事務所

【手数料の表示】

【予納台帳番号】 013033

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9904451

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 データ記録制御装置

【特許請求の範囲】

【請求項 1】 所定のデータフォーマットに対応するディスクアドレスが予め記録されたディスク媒体に前記データフォーマットに従ったデータをデータアドレスと共に書き込むと共に、書き込み済みのデータの末尾を記録開始位置として新たなデータの追記を行うデータ記録制御装置であって、

前記書き込み済みのデータを読み出して得られる前記データアドレスに対する前記ディスクアドレスのずれを検出する検出回路と、

前記記録開始位置を示す記録開始アドレスが前記検出回路に基づいて補正され、補正された記録開始アドレスに応じて前記新たなデータの追記開始タイミングを決定するタイミング制御回路と、を備えることを特徴とするデータ記録制御装置。

【請求項 2】 所定のデータフォーマットに対応するディスクアドレスが予め記録されたディスク媒体に前記データフォーマットに従ったデータをデータアドレスと共に書き込むと共に、書き込み済みのデータの末尾を記録開始位置として新たなデータの追記を行うデータ記録制御装置であって、

前記書き込み済みのデータの再生動作に同期してカウント動作する第 1 のカウンタと、

前記ディスクアドレスの再生動作に同期してカウント動作する第 2 のカウンタと、

前記第 1 及び第 2 のカウンタのカウント値を比較して前記データアドレスに対する前記ディスクアドレスのずれを検出する誤差検出回路と、

前記記録開始位置を示す記録開始アドレスが前記誤差検出回路に基づいて補正され、補正された記録開始アドレスに応じて前記新たなデータの追記開始タイミングを決定するタイミング制御回路と、を備えることを特徴とするデータ記録制御装置。

【請求項 3】 請求項 2 記載のデータ記録制御装置において、

前記データフォーマットが、所定ビット数毎にフレーム単位にまとめられると

共に、複数の前記フレームでセクタ単位にまとめられ、更に、複数の前記セクタでブロック単位にまとめられ、

前記第 1 及び第 2 のカウンタは、前記書き込み済みのデータ及び前記ディスクアドレスに付与される前記フレーム単位、前記セクタ単位、又は、前記ブロック単位の同期信号をカウントすることを特徴とするデータ記録制御装置。

【請求項 4】請求項 2 に記載のデータ記録制御装置において、

前記データフォーマットが、所定ビット数毎にフレーム単位にまとめられると共に、複数の前記フレームでセクタ単位にまとめられ、更に、複数の前記セクタでブロック単位にまとめられ、

前記書き込み済みのデータを、ビット単位、或いは、複数ビット単位でカウント動作する第 1 の内部カウンタと、

前記ディスクアドレスを、ビット単位、或いは、複数ビット単位でカウント動作する第 2 の内部カウンタと、を更に有し、

前記誤差検出回路は、前記第 1 及び第 2 の内部カウンタのカウント値を比較して前記データアドレスに対する前記ディスクアドレスのずれを検出することを特徴とするデータ記録制御装置。

【請求項 5】請求項 1 乃至 4 のいずれかに記載のデータ記録制御装置において、

追記の対象データに所定の変換処理を施して変調データを生成する変調回路と

前記変調データに応じて前記ディスク媒体への記録レーザの出力を制御する記録パルス生成するライトストラテジ回路と、を備え、

前記変調回路及び前記ライトストラテジ回路は、前記タイミング制御回路で前記記録開始アドレスに基づいて生成されるタイミング信号に応答して動作を開始することを特徴とするデータ記録制御装置。

【請求項 6】請求項 5 記載のデータ記録制御装置において、

前記変調回路及び前記ライトストラテジ回路は、前記ディスク媒体への前記記録レーザの照射位置が前記書き込み済みのデータの末尾となるまでの期間で動作を一時的に待機すると共に、前記ディスク媒体への前記記録レーザの照射位置が

、前記記録開始アドレスが示す前記ディスク媒体上の位置に達したとき、動作を開始することを特徴するデータ記録制御装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、所定のデータフォーマットに対応するディスクアドレスが予め記録されたディスク媒体に同データフォーマットに従ったデータをデータアドレスと共に書き込むと共に、書き込み済みのデータの末尾を記録開始位置として新たなデータの追記を行うデータ記録制御装置に関する。

【0002】

【従来の技術】

周知のように、DVD (Digital Versatile Disc) の記録データの論理フォーマットは、図5、図6、図7に示すようなものとなっている。

【0003】

ここで、図5は、ECC (Error Correction Code : 誤り訂正符号) の符号語を構成する1ブロックのデータを示すものである。この符号語は、例えば映像データや分割されたデータ単位のアドレス情報等の記録を所望する情報データと、同情報データの所定のデータ量毎に付与される第1のパリティと、これら情報データ及び第1のパリティの所定のデータ量毎に付与される第2のパリティとからなる。

【0004】

すなわち、この1ブロックデータには、 $172 \times 192$  バイトの情報データが含まれている。そして、この1ブロックデータの垂直方向に形成されるデータ長192バイトからなる172個の列データのそれぞれに対して、上記第1のパリティとしてデータ長16バイトの外パリティ (PO : outer code parity) が付与されている。そして、1ブロックデータの水平方向に形成されるデータ長172バイトからなる192個の行データ及び16個の行データ (外パリティ) のそれぞれには、上記第2のパリティとしてデータ長10バイトの内パリティ (PI : inner code parity) が付与されている。

## 【 0 0 0 5 】

また、ECCブロックデータは、図6に示すように、1ブロックのデータが16個分割されて、1つの分割単位としてセクタデータが構成されている。これらセクタデータのそれぞれは、先の図5に示すデータ長172バイトの行データ12個からなる。そして、各セクタデータに対して内パリティと上記16個の外パリティの1つとが割り当てられ、1レコーディングセクタが構成される。これにより、ECCブロックデータは、16個のレコーディングセクタデータより構成されることとなる。

## 【 0 0 0 6 】

一方、上記セクタデータは、図7に示す構成を有する。すなわち、各セクタデータの先頭には、データアドレスを含む12バイトのヘッダデータが付与されている。そして、セクタデータは、上記ヘッダデータの他、2048バイトのメインデータと4バイトのEDC (Error Detection Code: 誤り検出符号) データを備えている。

## 【 0 0 0 7 】

こうしたデータが記録媒体であるDVDに記録される際には、8ビットのデータが16ビットのデータに変調され、更に同期信号等が付与される8-16変調方式による変調処理が施される。図8に、上記DVDにおける変調されたデータのフォーマットを示す。

## 【 0 0 0 8 】

同図8に示すように、DVDにおける記録データは、32ビットの同期信号（図中、「シンク」と表記）と、1456ビットの変調されたデータとからなる。すなわち、728ビット分のデータが8-16変調されることで1456ビットのデータとなり、これら各変調された1456ビットのデータ毎に、その先頭に32ビットの同期信号（シンク）が付与されて1フレーム分の記録データが生成されている。DVDでは、この1フレーム分の記録データが26個で1セクタとして取り扱われる。この図8には、DVDにおける1セクタ分の記録データの構造が示されている。

## 【 0 0 0 9 】



上記のように変調されたデータは、ディスク媒体にらせん状に形成された1本のトラックに沿って記録されることとなる。このトラックは、ディスクの平坦面（ランド）に対してグルーブとよばれる溝が形成されてできている。このグルーブはわずかに蛇行（ウォブル）して形成されており、この蛇行から、所定の周期を有するウォブル信号が取り出される。また、このディスク媒体には、ウォブルに加えてランドプリピット（L P P）とよばれるアドレス情報を含む領域が、トラック上に所定の間隔で設けられている。詳しくは、このL P Pは、上記2フレームに対応したデータの記録領域毎に設けられている。そして、このL P Pの有するアドレス情報は、上記セクタに対応したデータの記録領域毎にそのディスク位置情報を示すものとなっている。

#### 【 0 0 1 0 】

このため、L P Pによるディスク媒体のアドレス情報に従って、対応するデータを記録することで、ディスク媒体にデータを的確に記録することができる。また、こうしたL P Pによるディスク媒体のアドレス情報を用いることで、以下の要領でディスク媒体へのデータの追記を行うこともできる。すなわち、この場合、データの記録を終了させる際に、そのデータのアドレス情報をディスク媒体の特定の記録領域に記録しておく。そして、追記に際して、上記アドレス情報に基づいて、ディスク媒体上の記録開始位置を決定する。そして、回転制御されているディスク媒体に照射されるレーザの照射位置が、この設定された記録開始位置となるタイミングで、データの記録を開始することで、データの追記を行うことができる。

#### 【 0 0 1 1 】

##### 【発明が解決しようとする課題】

ところで、上記アドレス情報は、L P Pに基づくアドレス情報ではない。換言すれば、データの記録が終了された位置におけるディスク媒体上のアドレス情報ではない。したがって、何らかの要因によって実際に記録されるデータが、そのデータ長に割り当てられたディスク媒体上のデータ記録領域と整合しなくなるときには、追記を適切に行うことができなくなるおそれがある。

#### 【 0 0 1 2 】

ここで、図 9 (a 1) 及び図 9 (b 1) に、実際に記録された 1 ブロック分のデータが、ディスク媒体上の 1 ブロック分のデータ記録領域よりも長いデータ記録領域を用いて記録された場合について例示する。この場合、記録されたデータの末尾(図 9 (a 1) 中、D E)は、ディスク媒体上の 1 ブロック分の記録領域の末尾(図 9 (b 1) 中、A E)を越えている。ここで、上記特定の領域に記録された記録を終了した位置についてのアドレス情報は記録されたデータの末尾のアドレスであり、これは、ディスク媒体上の位置情報としては 1 ブロック分の記録領域の末尾(図 9 (b 1) 中、A E)に対応したものとなっている。このため、L P P 信号によって得られるアドレス情報を基にデータの追記を行うと、ディスク媒体上の 1 ブロック分の記録領域の末尾(図 9 (b 1) 中、A E)からデータが記録されることとなり、前回記録されたデータと今回追記するデータとの一部が重なって正しくデータを読み出せなくなってしまう。

#### 【0 0 1 3】

逆に、図 9 (a 2) 及び図 9 (b 2) に、実際に記録された 1 ブロック分のデータが、ディスク媒体上の 1 ブロック分のデータ記録領域よりも短いデータ記録領域を用いて記録された場合について例示する。この場合、記録されたデータの末尾(図 9 (a 2) 中、D E)は、ディスク媒体上の 1 ブロック分の記録領域の末尾(図 9 (b 2) 中、A E)に至らない。ここでも、上記特定の領域に記録された記録を終了した位置についてのアドレス情報は記録されたデータの末尾であり、これは、ディスク媒体上の位置情報としては 1 ブロック分の記録領域の末尾(図 9 (b 1) 中、A E)に対応したものとなっている。このため、L P P 信号によって得られるアドレス情報を基にデータの追記を行うと、上記記録領域の末尾(図 9 (b 1) 中、A E)からデータが記録されることとなり、前回記録されたデータと今回追記するデータとの間に隙間ができてしまい、ディスク媒体に記録されるデータが不連続なものとなってしまう。

#### 【0 0 1 4】

本発明はこうした実情に鑑みてなされたものであり、その目的は、ディスク媒体のアドレス情報に基づいてデータの追記を適切に行うことのできるデータ記録制御装置を提供することにある。

【0015】

【課題を解決するための手段】

本発明は、所定のデータフォーマットに対応するディスクアドレスが予め記録されたディスク媒体に前記データフォーマットに従ったデータをデータアドレスと共に書き込むと共に、書き込み済みのデータの末尾を記録開始位置として新たなデータの追記を行うデータ記録制御装置であって、前記書き込み済みのデータを読み出して得られる前記データアドレスに対する前記ディスクアドレスのずれを検出する検出回路と、前記記録開始位置を示す記録開始アドレスが前記検出回路に基づいて補正され、補正された記録開始アドレスに応じて前記新たなデータの追記開始タイミングを決定するタイミング制御回路と、を備えることで、ディスク媒体のアドレス情報に基づいてデータの追記を適切に行うことを可能とする。

【0016】

【発明の実施の形態】

以下、本発明にかかるデータ記録制御装置をDVDのデータ記録制御装置に適用した一実施形態について、図面を参照しつつ説明する。

【0017】

図1は、本実施形態にかかるデータ記録制御装置及びその周辺の回路の構成を示すブロック図である。

図1に示す本実施形態にかかるデータ記録制御装置100は、DRAM10の格納するデータを取り込み、これに対応した記録パルスを生成して光学ヘッド20に出力する装置である。また、制御ユニット30は、当該データ記録制御装置100の搭載されるデータ記録装置内にあって、その各部を制御するマイクロコンピュータである。この制御ユニット30からは、記録対象データのDRAM10内でのアドレスや記録開始のタイミングに対応するディスク上でのアドレス等のアドレス情報が当該データ記録制御装置100に出力される。

【0018】

ここで、上記データ記録制御装置100について更に説明する。

同図1に示す8-16変調回路110は、DVDのフォーマットに符号化され

たデータを光ディスク40に実際に記録するデータとなる変調データに変調する回路である。

【0019】

一方、ライトストラテジ回路120は、上記8-16変調回路110から出力される変調データに所定のパルス変換処理を施すことでレーザの強度や照射時間を制御するための記録パルスを生成する回路である。この回路としては、例えば特開平6-313329号公報や特開2000-57571号公報に記載されているライトストラテジ回路を適用することができる。

【0020】

そして、ライトストラテジ回路120から出力される記録パルスは、データ記録制御装置100の外部にある外部回路へと出力される。詳しくは、ここでは、図1に示されるように、光学ヘッド20に出力される。そして、この光学ヘッド20では、入力される記録パルスに応じてレーザを生成し、これを光ディスク40へ照射する。

【0021】

尚、光学ヘッド20は、光ディスク40に照射する再生用のレーザや記録用のレーザの反射光を受光する機能を有し、この反射光に基づいて光ディスク40に記録されているデータの再生や、LPP信号、ウォブル信号の生成をして、データ記録制御装置100に出力する。

【0022】

データ記録制御装置100では、上記LPP信号に基づいて光ディスク40に対するレーザの照射位置を把握する。詳しくは、上記LPP信号やウォブル信号は、LPPデコード回路130に取り込まれ、ここでデコードされることで、上記フレーム単位のデータが記録される領域に対応した同期信号や、光ディスク40上の上記セクタ単位のデータ記録領域を示すアドレス信号が生成される。そして、この生成されるアドレス信号や同期信号が、光ディスク40に対するレーザの照射位置を把握するための信号となる。

【0023】

そして、タイミング制御回路140では、上記アドレス信号や同期信号に基づ

いて把握される光ディスク40に対するレーザの照射位置が、新たなデータの追記を開始する位置となるタイミングで記録を開始するよう記録動作を制御する。

【0024】

なお、これら変調回路110や、ライトストラテジ回路120、LPPデコード回路130、タイミング制御回路140は、クロック生成回路150の生成するクロックCLKを動作クロックとして動作する。このクロック生成回路150は、上記光学ヘッド20から出力されるLPP信号及びウォブル信号に基づいてクロックCLKを生成する。すなわち、このクロック生成回路150では、ウォブル信号を取り込んで所定の周波数のクロックを生成する際、LPP信号を更に取り込んでこの周波数を微調整するPLL回路を備えて、クロックCLKを生成する。なお、このPLL回路については、例えば特願2000-028159や、特願2000-038193、特願2000-049702等に記載されたものとしてもよい。また、このクロック生成回路150としては、ウォブル信号及びLPP信号のいずれかに基づいてクロックCLKを生成する回路としてもよい。

【0025】

いずれにせよ、上記クロック生成回路150のクロックを動作クロックとすることで、上記変調回路110や、ライトストラテジ回路120、LPPデコード回路130、タイミング制御回路140は、回転制御される光ディスク40の動作に対応して動作するものとなる。

【0026】

この動作クロックによって動作する上記タイミング制御回路140は、制御ユニット30から指定される記録開始アドレスとしての光ディスク40上のディスクアドレスに従って、ライトストラテジ回路120や8-16変調回路110の動作を制御する。詳しくは、まず、レーザの照射位置が記録の開始を所望する位置となるタイミングに対して変調に要する時間及び記録パルスの生成に要する時間に所定時間を加算した時間だけ前となるタイミングで変調を開始するよう変調回路110に指令する。更に、レーザの照射位置が記録の開始を所望する位置となるタイミングまで記録パルスのうちの実際に記録を所望するパルスを書き込

トラテジ回路 1 2 0 にて保持しつつ待機するよう 8 - 1 6 変調回路 1 1 0 及びライトストラテジ回路 1 2 0 に指令する。

## 【 0 0 2 7 】

これにより、変調回路 1 1 0 における変調処理やライトストラテジ回路 1 2 0 による変調データの記録パルスへの変換処理の終了時において、レーザの照射位置は、記録を所望する位置よりも前の位置となる。

## 【 0 0 2 8 】

そして、レーザの照射位置が所望の位置となるタイミングで、スタートトリガ信号を立ち上げ、ライトストラテジ回路 1 2 0 及び変調回路 1 1 0 を起動する。

更に、本実施形態では、データの追記に先立ち、光ディスク 4 0 に記録されたデータのデータフォーマット上のアドレスと、このデータが記録されている位置における光ディスク 4 0 のアドレスとを比較してこれら 2 つのアドレスのずれを検出すべく、以下の各回路からなる検出回路を備える。

## 【 0 0 2 9 】

L P P 位置カウンタ 1 6 0 は、ディスクアドレスの再生動作に同期してカウント動作し、上記 L P P デコード回路 1 3 0 から出力されるセクタ単位のディスクアドレス ( L P P セクタ ) のセクタ同期信号、或いは、フレーム単位のディスクアドレス ( L P P フレーム ) のフレーム同期信号をカウントする。この L P P 位置カウンタ 1 6 0 は、フレーム同期信号の読み出し周期よりも短い周期のクロックを生成する内部 P L L と、一定周期でカウント値をインクリメントさせる内部カウンタと、を有する。内部 P L L は、例えば、フレーム同期信号の読み出し周期の  $1 / 1 4 8 8$  倍の周期 ( 1 フレーム : 1 4 8 8 ビット ) のクロックを生成し、内部カウンタは、内部 P L L の出力をカウントする。これにより、ディスクアドレスが内部カウンタにてビット単位でカウントされることになる。また、内部カウンタは、1 フレーム期間毎にカウント値がリセットされるように構成されており、この結果、ディスクアドレスが 1 フレーム期間内にてビット単位でカウントされることになる。尚、内部 P L L は、フレーム同期信号の  $1 / 1 4 8 8$  倍の周期のクロックを生成するものに限らず、 $1 / 7 4 4$  倍や  $1 / 4 9 6$  倍の周期のクロックを生成するものであってもよい。これにより、内部カウンタにてディス

クアドレスが2ビットや3ビット、すなわち、複数ビット単位でカウントされるようになる。また、内部カウンタのリセット動作においても、フレーム単位とは限らず、セクタ単位の同期信号に同期してリセットされるように構成してもよい。

#### 【0030】

8-16復調回路170は、光学ヘッド20から出力される光ディスク40に書き込み済みのデータの再生信号を取り込んで、これを復調し、そのセクタ単位のデータアドレス（データセクタ）とフレーム単位のデータアドレス（データフレーム）とを出力する回路である。

#### 【0031】

データ位置カウンタ180は、光ディスク40に書き込み済みのデータの再生動作に同期してカウント動作し、書き込み済みのデータを読み出して得られるフレーム単位の同期信号、或いは、セクタ単位の同期信号をカウントする。また、データ位置カウンタ180は、LPP位置カウンタ160と同様に、内部PLLや内部カウンタを有し、書き込み済みのデータをビット単位、或いは、複数ビット単位でカウントすることができるとともに、フレーム単位やセクタ単位の同期信号に同期してリセットされる。

#### 【0032】

誤差検出回路190は、LPP位置カウンタ160のカウント値CO2とデータ位置カウンタ180のカウント値CO1とを取り込み、データアドレスに対するディスクアドレスのずれを検出する回路である。そして、この2つのアドレスのずれについての情報を、換言すれば、光ディスク40に記録されたデータのデータフォーマット上のデータアドレスと、このデータが記録されている位置における光ディスク40のディスクアドレスとのずれについての情報を上記制御ユニット30に出力する。なお、この誤差検出回路190は、上記クロック生成回路150の動作クロックで動作する回路である。

#### 【0033】

ここで、本実施形態にかかるデータの追記制御にかかる処理について図2～図4を用いて更に説明する。

この一連の処理においては、まず図2に示すステップS1において、回転制御されている光ディスク40について、レーザの照射されている光ディスク40上の位置に記録されたデータ及び同位置におけるLPP信号を取り込む。すなわち、光ディスク40に記録されているデータの再生信号が光学ヘッド20から出力され、これを8-16復調回路170に取り込む。また、光ディスク40に形成されているLPPに基づくLPP信号が光学ヘッド20から出力され、これをLPPデコード回路130に取り込む。

#### 【0034】

そして、クロック生成回路150の動作クロックとは別のクロックで動作する8-16復調回路170から出力されるデータセクタやデータフレームが、データ位置カウンタ180に非同期に受け渡される。そして、データ位置カウンタ180では、これらデータセクタとデータフレームとに基づいて、上記クロック生成回路150の動作クロックに同期して、レーザの照射されているデータのアドレスのフレーム単位やセクタ単位、或いはビット単位や複数ビット単位のカウンタを行う。

#### 【0035】

また、LPPデコード回路130から出力されるLPPセクタやLPPフレームに基づきLPP位置カウンタ160では、上記クロック生成回路150の動作クロックに同期してレーザの照射されている光ディスク40上のアドレスをフレーム単位やセクタ単位、或いはビット単位や複数ビット単位でカウントする。

#### 【0036】

次に、ステップS2において、LPP位置カウンタ160のカウント値CO2とデータ位置カウンタ180のカウント値CO1とが誤差検出回路190に出力される。

#### 【0037】

そして、ステップS3では、誤差検出回路190において、上記データ位置カウンタ180のカウント値CO1とLPP位置カウンタ160のカウント値CO2との比較がなされる。そして、誤差検出回路190では、この比較結果CRを、光ディスク40に記録されたデータのデータアドレスと、このデータが記録さ



れている位置における光ディスク40のディスクアドレスとのずれについての情報として制御ユニット30に出力する。

#### 【0038】

ステップS4では、制御ユニット30において、誤差検出回路190からリアルタイムで出力される上記ずれについての情報に基づき、光ディスク40に記録されたデータのデータアドレスと、このデータが記録されている位置における光ディスク40のディスクアドレスとのずれを最終的に判定する。すなわち、誤差検出回路190では、図3に示すようなカウント値C01とカウント値C02とのリアルタイム（動作クロック単位）の変化から、所定間隔毎にこれらと比較する。詳しくは、上記LPPの同期信号が入力される毎に上記2つのカウント値を比較してこれらのずれについての情報（比較結果CR）を制御ユニット30に出力する。これに対し、制御ユニット30では、光ディスク40に記録されているデータの末尾に対応する比較結果CRから、上記ずれを判定する。すなわち、光ディスク40に記録されているデータの末尾と、同データの末尾に対応する光ディスク40の記録位置とのずれ量（図3中、 $\Delta A$ と表記）を算出する。

#### 【0039】

なお、この制御ユニット30によるずれ量の算出は、光ディスク40に記録されているデータの末尾のデータアドレスと、同データの末尾に対応する光ディスク40のディスクアドレスとの比較結果に基づいて行う代わりに、それ以前のアドレスに基づいて行ってもよい。

#### 【0040】

ここで、図4（a1）及び図4（b1）に例示するように、実際に記録された1ブロック分のデータが、光ディスク上の1ブロック分のデータ記録領域よりも長いデータ記録領域を用いて記録された場合について説明する。この場合、記録されたデータの末尾（図4（a1）中、DE）は、光ディスク40上の1ブロック分の記録領域の末尾（図4（b1）中、AE）を越えている。このため、制御ユニット30では、記録されたデータの末尾（DE）と光ディスク40上の1ブロック分の記録領域の末尾（AE）との間の領域に本来記録されるはずのデータ長を、ずれ量として算出する。

## 【 0 0 4 1 】

そして、ステップ S 5 において、制御ユニット 3 0 では、追記を開始するものとして保持していたディスクアドレス A S に上記算出されたずれ量分のアドレス  $\Delta A$  を加算して、これを新たな記録開始のディスクアドレス A' S として設定する。なお、この記録開始のディスクアドレス A' S は、タイミング制御回路 1 4 0 に出力される。また、制御ユニット 3 0 から 8 - 1 6 変調回路 1 1 0 には、追記を開始するデータのデータアドレスを出力する。これにより、8 - 1 6 変調回路 1 1 0 では、DRAM 1 0 内に記録されているデータのうち追記を開始するデータを取り込み変調処理を行う。

## 【 0 0 4 2 】

ステップ S 6 では、タイミング制御回路 1 4 0 において、制御ユニット 3 0 から出力される記録開始のディスクアドレスに基づいて記録動作の開始タイミングが制御される。詳しくは、ここでは、まず、回転制御される光ディスク 4 0 に対し、そのデータの記録された領域の末尾よりも前からレーザを再度照射する。一方、タイミング制御回路 1 4 0 にて、一定バイト数（例えば、1 ワード分）のデータの変調処理に要する時間及びこのデータの記録パルスへの変換に要する時間で光ディスク 4 0 に対するレーザの照射位置がどれだけのディスクアドレス分だけ進むかを算出する。続いて、この算出したアドレスを制御ユニット 3 0 側から供給される記録開始のタイミングに対応するディスクアドレスから差し引く。これにより、本来の変調開始タイミングのディスクアドレスを得ることができる。続いて、このアドレスから所定時間分のアドレスを更に差し引き、この差し引いて得られたアドレスを変調開始のディスクアドレスとする。そして、光ディスク 4 0 から読み出されるディスクアドレスが変調開始アドレスに達したとき、変調回路 1 1 0 に対するスタートトリガ信号を立ち上げる。これにより、変調回路 1 1 0 において、本来、変調処理が開始されるべきタイミングよりも前のタイミングから変調処理が開始されることとなる。尚、変調時間及び記録パルスの生成時間で進むディスクアドレスの算出は、制御ユニット 3 0 側で行ってもよい。この場合、制御ユニット 3 0 側で記録開始のアドレスから算出したアドレスが差し引かれ、記録制御装置 1 0 0 には、本来の変調開始のディスクアドレスが生成され

る。

【0043】

そして、変調が開始された後、上記一定バイト数のデータの変調処理に要する時間及びこのデータの記録パルスへの変換に要する時間だけ経過した時点で、タイミング制御回路140では、ライトストラテジ回路120及び8-16変調回路110に待機指令を出力する。これにより、追記を開始するデータをライトストラテジ回路120にて保持させつつ同ライトストラテジ回路120及び8-16変調回路110の動作を一時的に待機させる。

【0044】

そして、光ディスク40上のレーザの照射位置が、上記制御ユニット30によって指定された記録開始アドレスとなったときに、タイミング制御回路140では、再度スタートトリガ信号を立ち上げる。これにより、ライトストラテジ回路120及び8-16変調回路110が動作を再開するとともに、データの追記が開始される。

【0045】

この一連の処理によって、図4(a2)及び図4(b2)に示すように、光ディスク40に記録されたデータの末尾から連続的に新たなデータを追記することができる。

【0046】

以上説明した本実施形態によれば、以下の効果が得られるようになる。

(1) 光ディスク40に記録されたデータのデータアドレスと、このデータが記録されている位置における光ディスク40のディスクアドレスとのずれを検出する誤差検出回路190を備えた。これにより、このずれを考慮して光ディスク40に記録されたデータの末尾から連続的に新たなデータを追記することができる。

【0047】

(2) レーザの照射されているデータのデータアドレスをビット単位或いは複数ビット単位でカウントするデータ位置カウンタ180と、レーザの照射されている光ディスク40上のディスクアドレスをビット単位或いは複数ビット単位で

カウントする L P P 位置カウンタ 1 6 0 とを備えた。これにより、誤差検出回路 1 9 0 において、光ディスク 4 0 に記録されたデータのデータアドレスと、このデータが記録されている位置における光ディスク 4 0 のディスクアドレスとのずれをビット単位或いは複数ビット単位で検出することができるようになる。

【 0 0 4 8 】

( 3 ) タイミング制御回路 1 4 0 に、レーザの照射位置が記録の開始を所望する位置となるタイミングまで追記するデータに対応した記録パルスを保持して待機するようライトストラテジ回路 1 2 0 に指令する機能を付与した。これにより、光ディスク 4 0 の回転速度に微妙な変化や光学ヘッド 2 0 内のピックアップの横揺れ等が生じたとしても、レーザの照射位置が記録を所望する位置となるときに的確にデータの記録を開始することができる。

【 0 0 4 9 】

( 4 ) 誤差検出回路 1 9 0 の出力するずれについての情報に基づき外部の制御ユニット 3 0 が、追記を開始する光ディスク 4 0 上のアドレスを設定するようにした。これにより、このアドレスの設定にかかる演算処理を行う機能を当該データ記録制御装置 1 0 0 内に備えることを回避することができ、同データ記録制御装置 1 0 0 の回路規模の増大を抑制することができる。

【 0 0 5 0 】

なお、上記実施形態は、以下のように変更して実施してもよい。

- ・ 誤差検出回路 1 9 0 によって検出される 2 つのアドレスのずれに基づいて記録を開始するアドレスを算出し、タイミング制御回路 1 4 0 に出力する機能をデータ記録制御装置の内部に備えてもよい。

【 0 0 5 1 】

- ・ その他、データ記録制御装置としては上記構成に限らない。要は、光ディスクに記録されたデータのデータフォーマット上のデータアドレスと、このデータが記録されている位置における光ディスクのディスクアドレスとのずれを検出する誤差検出回路と、この検出結果に基づいて追記を開始するタイミングを制御するタイミング制御回路とを備える範囲で適宜変更してもよい。

【 0 0 5 2 】

・DVDに限らず、CD-R (Compact Disc-Recordable) 等の光ディスク、あるいはMO (Magneto-Optical disk) や、MD (Mini Disc)等の光磁気ディスクなど、任意のディスク媒体でよい。

【0053】

【発明の効果】

本発明によれば、誤差検出回路とタイミング制御回路とを備えることで、ディスク媒体のアドレス情報に基づいてデータの追記を適切に行うことが可能となる。

【図面の簡単な説明】

【図1】本発明にかかるデータ記録制御装置の一実施形態について、その全体構成を示すブロック図。

【図2】同実施形態のデータの追記処理の手順を示すフローチャート。

【図3】同実施形態におけるLPPアドレスとデータアドレスとのずれの比較態様を示すタイムチャート。

【図4】同実施形態における光ディスクへのデータの追記態様を示す図。

【図5】DVDのデータフォーマットを示す図。

【図6】DVDのデータフォーマットを示す図。

【図7】DVDのデータフォーマットを示す図。

【図8】DVDの変調されたデータのフォーマットを示す図。

【図9】光ディスクへのデータの記録態様を示す図。

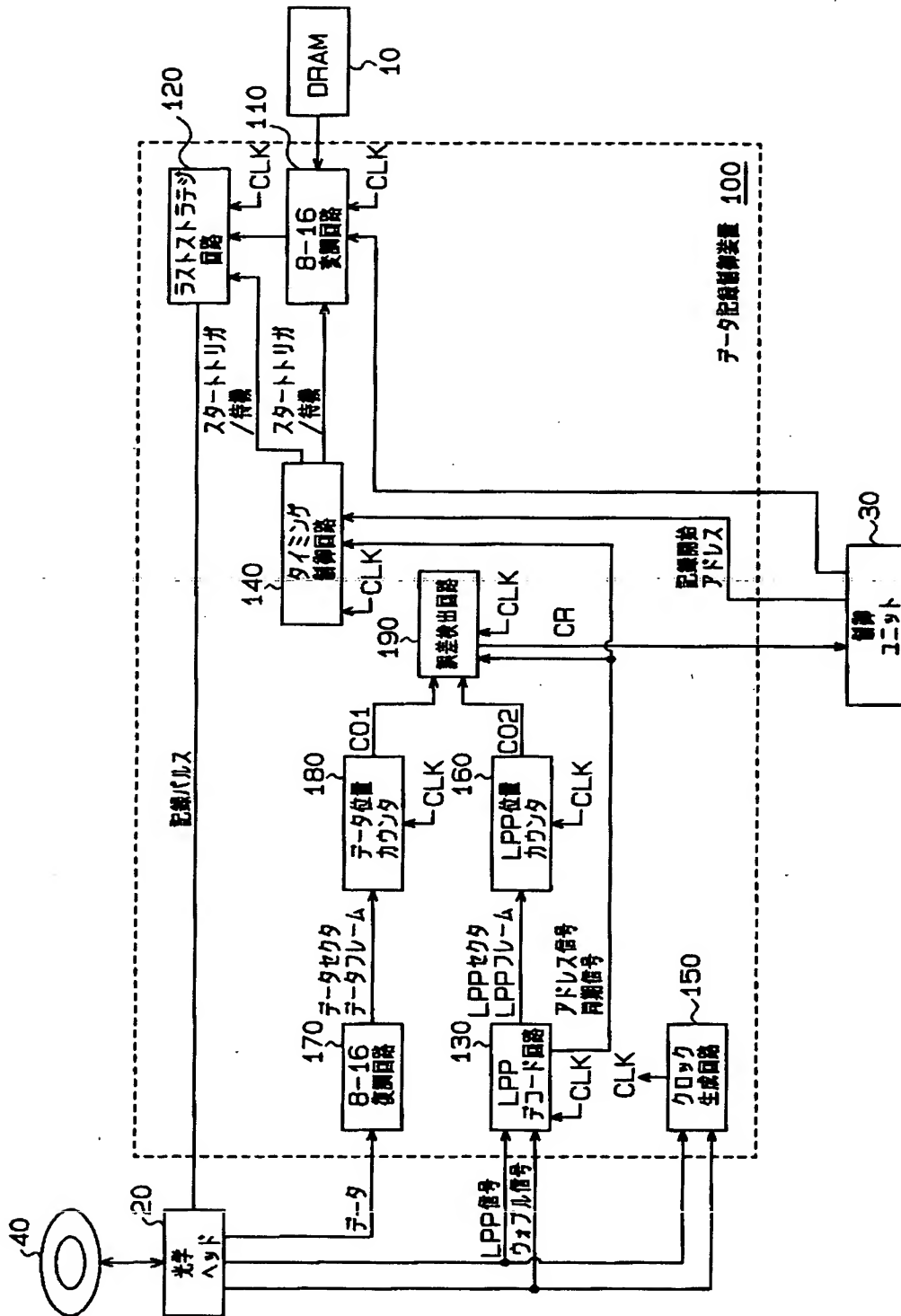
【符号の説明】

10…DRAM、20…光学ヘッド、30…制御ユニット、40…光ディスク、100…データ記録制御装置、110…8-16変調回路、120…ライトストラテジ回路、130…LPPデコード回路、140…タイミング制御回路、150…クロック生成回路、160…LPP位置カウンタ、170…8-16復調回路、180…データ位置カウンタ、190…誤差検出回路。

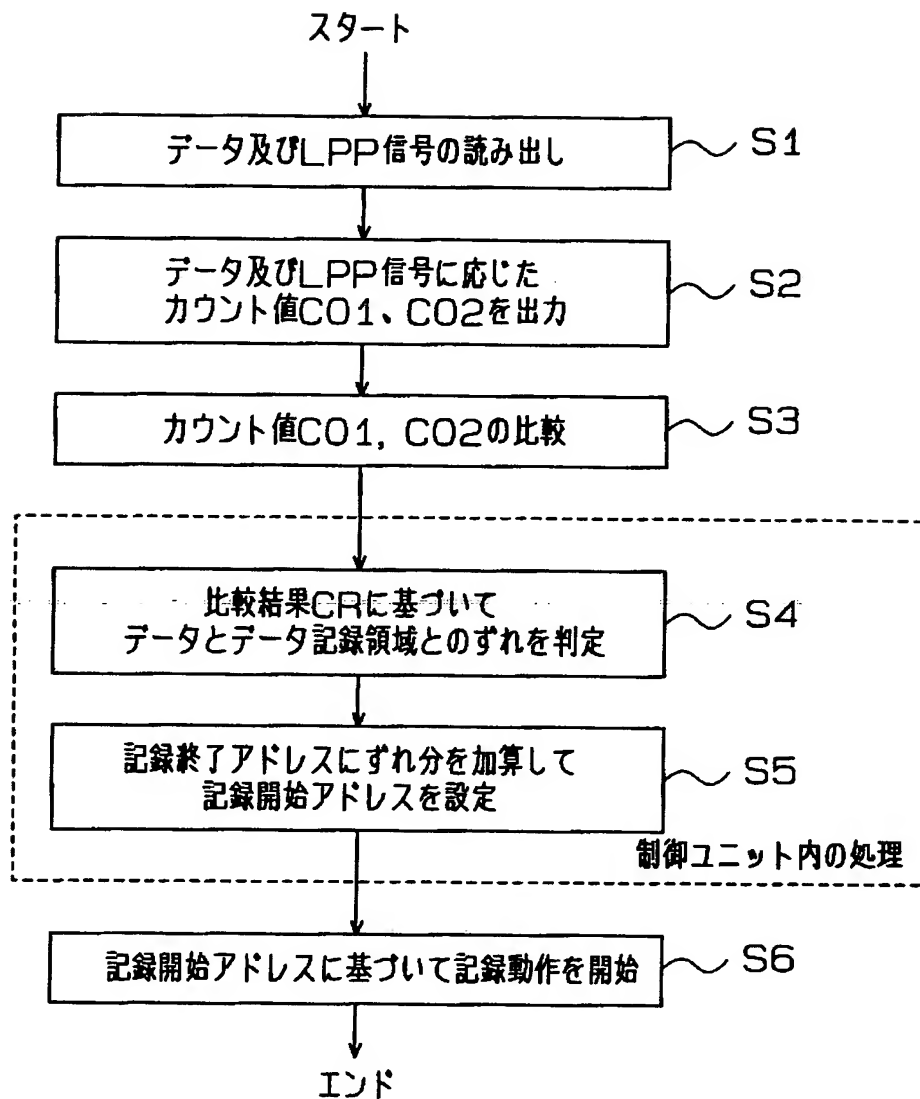
【書類名】

図面

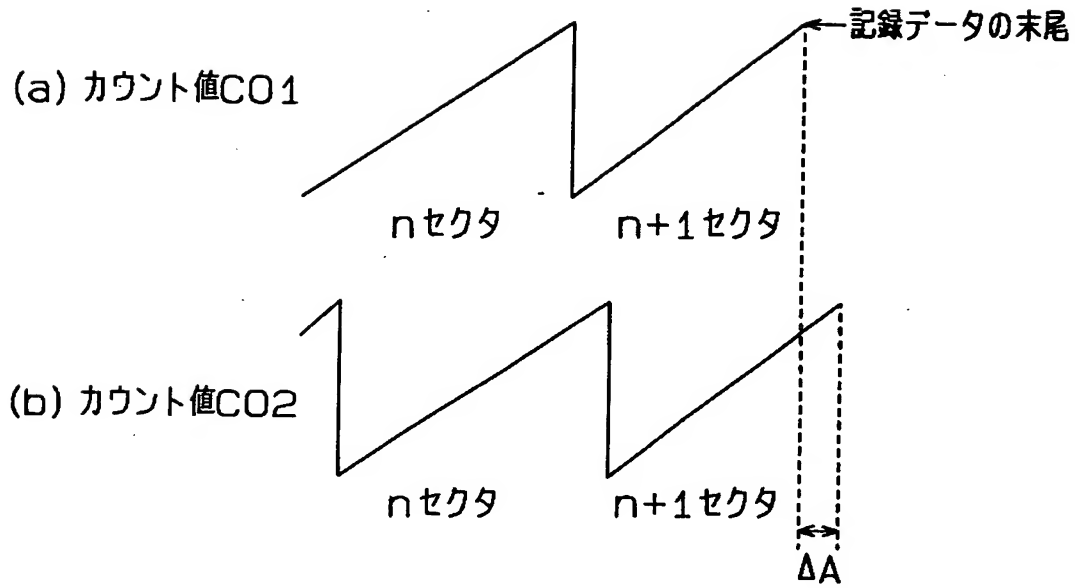
【図 1】



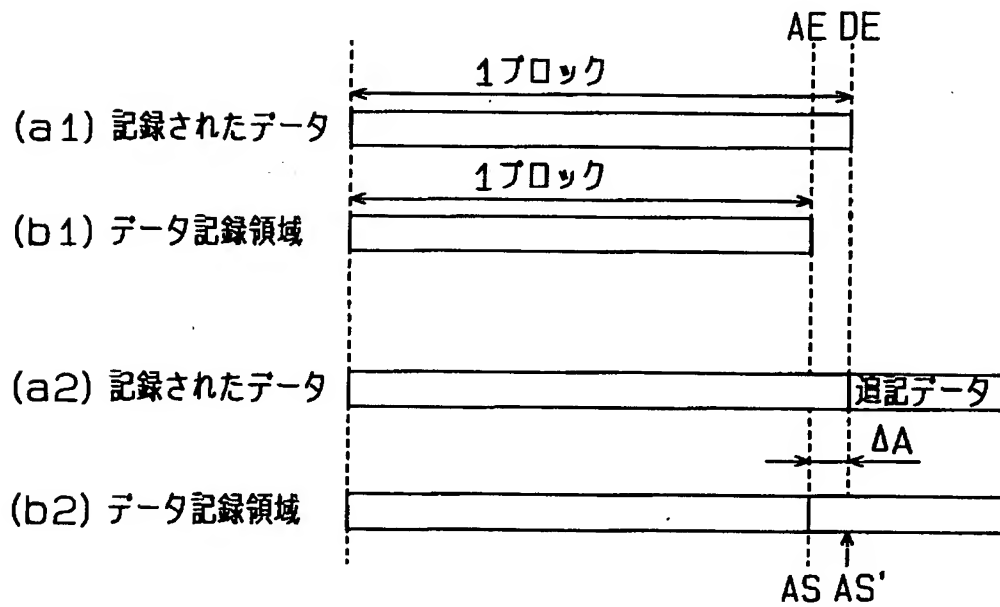
【図 2】



【図3】

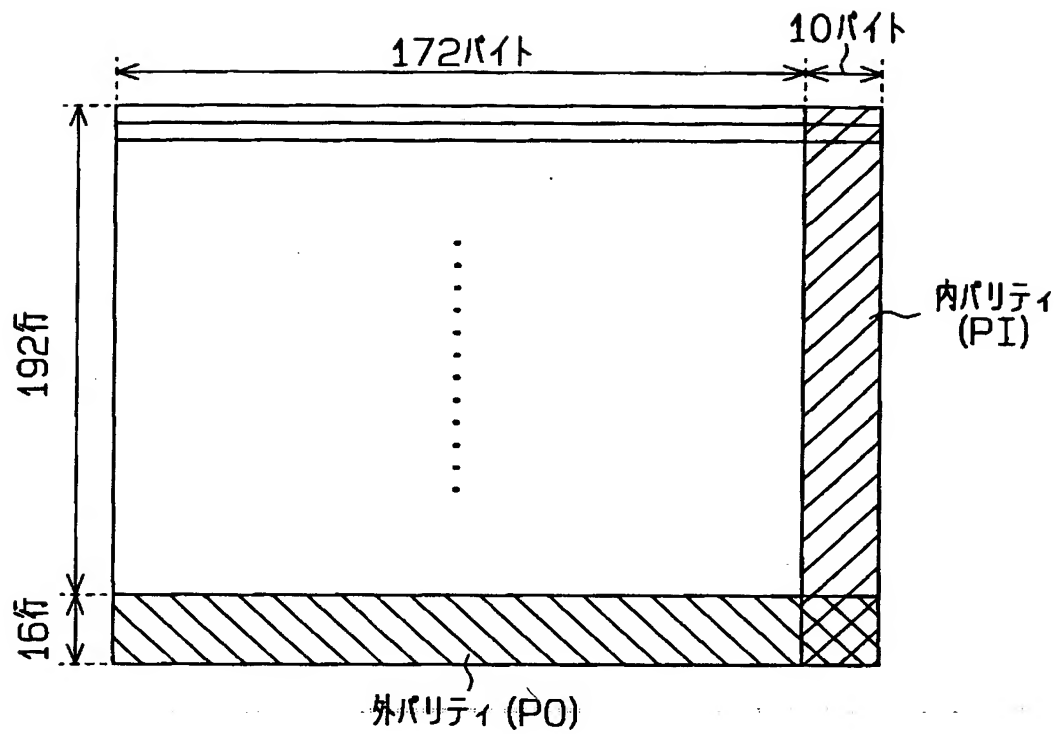


【図4】

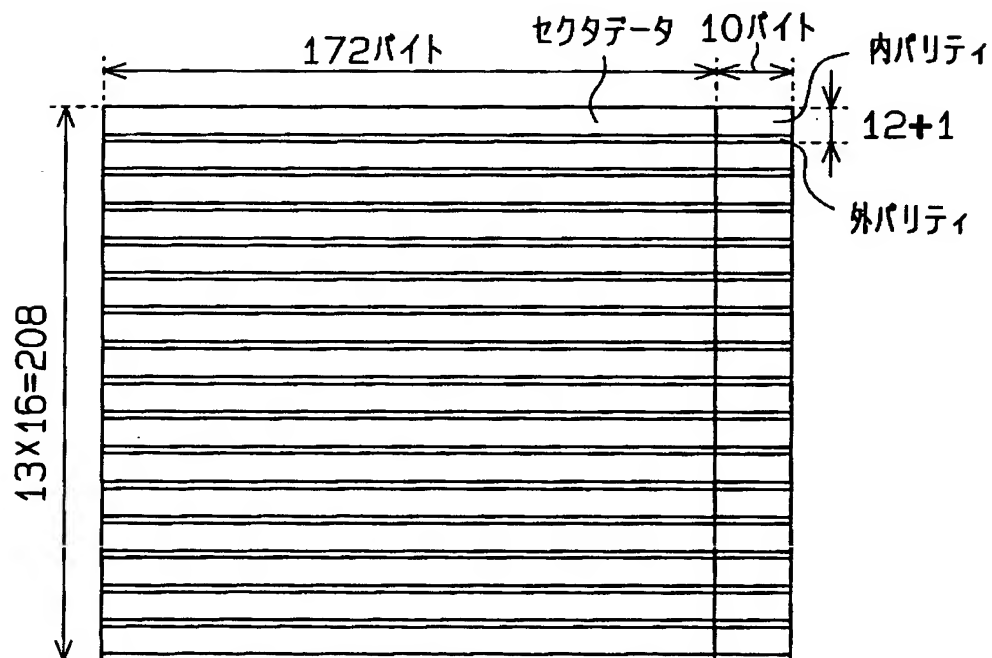




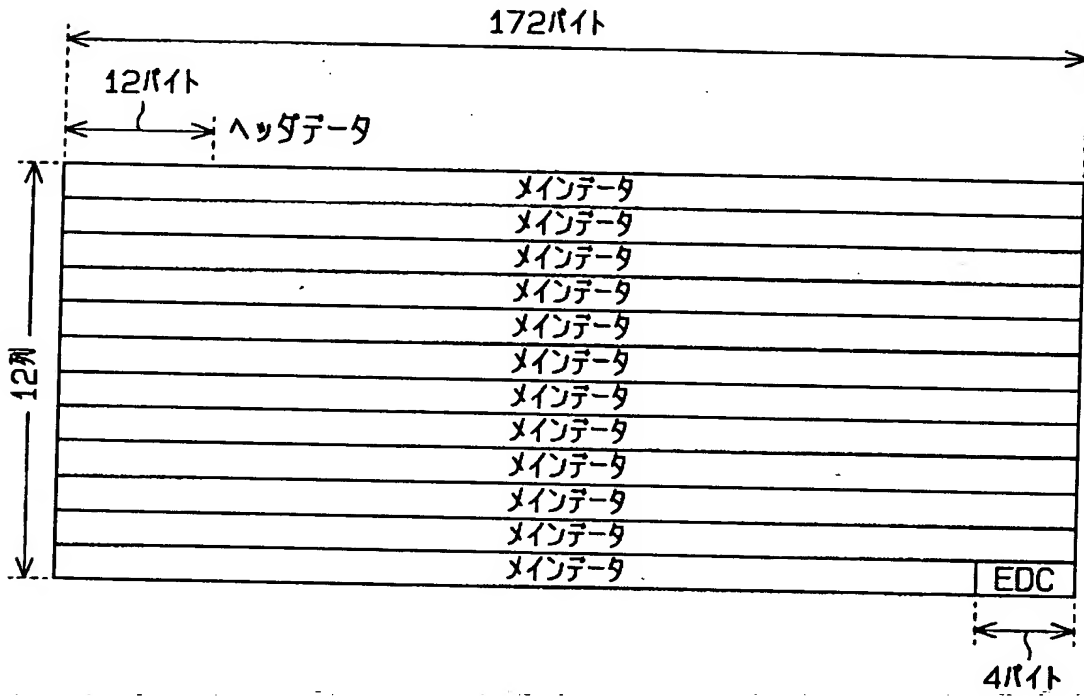
【図 5】



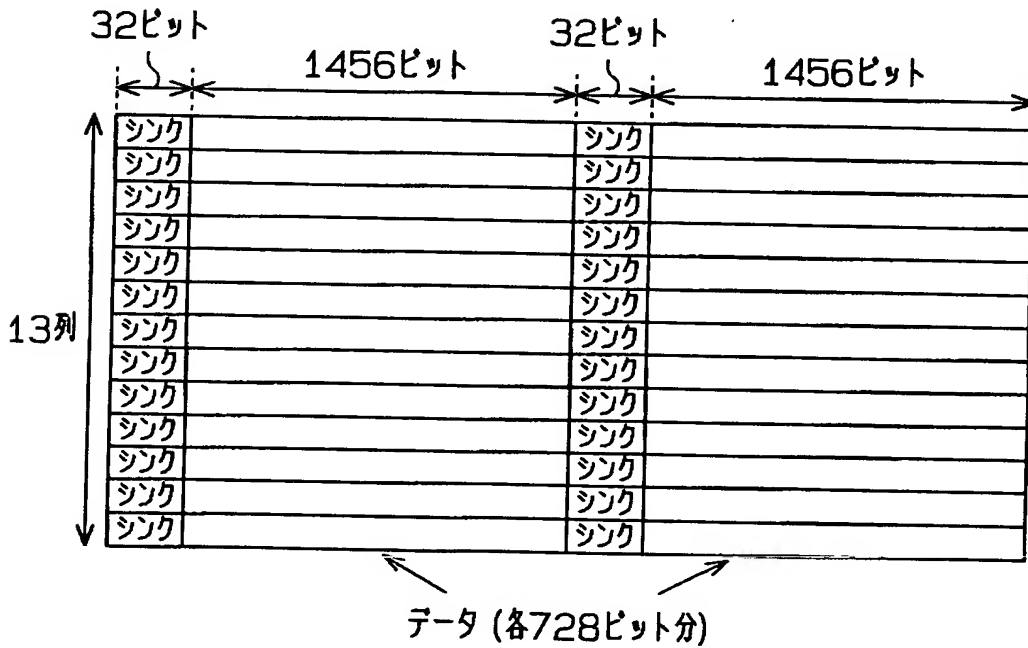
【図 6】



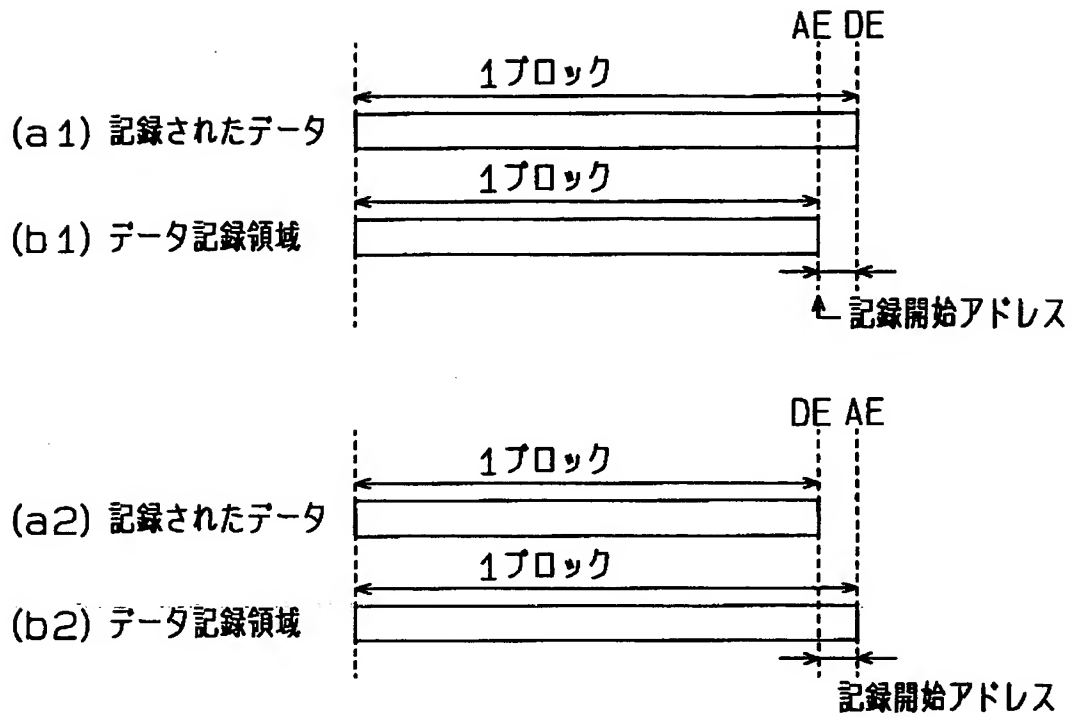
【図 7】



【図 8】



【図 9】



【書類名】 要約書

【要約】

【課題】 ディスク媒体のアドレス情報に基づいてデータの追記を適切に行う。

【解決手段】 データ位置カウンタ180は、光ディスク40に書き込み済みのデータの再生動作に同期してカウント動作する。LPP位置カウンタ160は、光ディスクに記録されているディスクアドレスの再生動作に同期してカウント動作する。誤差検出回路190では、これら2つのカウント値CO1, CO2に基づいて光ディスク40に記録されたデータのデータフォーマット上のアドレスと、このデータが記録されている位置における光ディスク40のアドレスとのずれを検出する。制御ユニット30では、誤差検出回路190の検出結果に基づいて、追記を開始する光ディスク40上のアドレスを設定する。タイミング制御回路140では、この追記を開始するアドレスに従って、追記を開始するタイミングを決定する。

【選択図】 図1

出 願 人 履 歴 情 報

識別番号 [000001889]

1. 変更年月日 1993年10月20日

[変更理由] 住所変更

住 所 大阪府守口市京阪本通2丁目5番5号  
氏 名 三洋電機株式会社